

JP361090584A

DOCUMENT-IDENTIFIER: JP 61090584 A

TITLE:

PROJECTION-TYPE DISPLAY DEVICE

PUBN-DATE:

May 8, 1986

INVENTOR-INFORMATION: NAME HIMURO, MASAMI

ASSIGNEE-INFORMATION:

NAME

COUNTRY

SONY CORP

N/A

APPL-NO:

JP59211843

APPL-DATE:

October 9, 1984

INT-CL (IPC): H04N005/74, G02F001/03, H04N009/31

ABSTRACT:

PURPOSE: To improve the utilization factor of light from a light source by converting one polarizing surface among an S polarizing component L∫ and P polarizing component LP, both of which are obtained from a polarizing beam splitter, into the other polarizing surface with the use of a λ/2 optical phase plate and setting their synthetic light beams to the illumination light of a light valve.

CONSTITUTION: A total reflection prism 18 is disposed at the side where the P polarizing component of the polarizing beam splitter 7 is obtained through the reflection. The P polarizing component LP is reflected orthogonally against the total reflection prism 18 and projected in the same direction as the S polarizing component LS obtained by passing through the polarizing beam splitter 7. Light paths of the S polarizing component LS obtained in such a way and the S polarizing component LS* converted by the λ/2 optical phase plate 19 are changed in each optical path, and synthesized so as to coincide at the prescribed position P<SB>0</SB>. The synthetic light of the S polarizing components LS and LS* is made flux having a narrow band-like flattening section extending in the horizontal direction with the aid of a semicylindrical lens 8, and supplied to a line right valve 10 as illumination light.

COPYRIGHT: (C)1986, JPO& Japio

⑩日本国特許庁(JP)

@ 公 開 特 許 公 報 (A) 昭61-90584

(3) Int Cl. 4

識別記号

庁内整理番号

❷公開 昭和61年(1986)5月8日

H 04 N 5/74 G 02 F 1/03 H 04 N 9/31 7245-5C D-7448-2H

7440-21 8321-5C 審査請求 未請求 発明の数 1 (全7頁)

公発明の名称

投射型ディスプレイ装置

②特 願 昭59-211843 ②出 願 昭59(1984)10月9日

美

@発明者 氷室 昌

東京都品川区北品川6丁目7番35号 ソニー株式会社内

の出願人 ソニー株式会社

東京都品川区北品川6丁目7番35号

00代理人 弁理士 伊藤 貞 外1名

明 ・・ 細 一春

発明の名称 投射型デイスプレイ装置 特許請求の範囲

ライトベルナを使用した投射型デイスプレイ装置において、光源からの光を偏光ピームスプリックに供給して第1の8個光成分及び第1のP個光成分を得ると共に、上記第1の8個光成分または第1のP個光成分を2の8個光成分に変換し、上記第1及び第2の8個光成分の合成光または上記第1及び第2のP個光成分の合成光または上記第1及び第2のP個光成分の合成光を上記ライトペルナの照明光とすることを特徴とする投射型デイスプレイ装置。

発明の詳細な説明

〔産業上の利用分野〕

本発明は、ライトパルプを使用した投射型ディスプレイ装置に関する。

〔従来の技術〕

投射型ディスプレイ装置として、第6 図に示す ようにラインライトペルプを使用した装置が提案

されている。

回図にかいて、(1)は光葱で発光部(2)及び反射器(3)を有している。発光部(2)には、例えばキセノンアークランプが用いられ、また反射器(3)は可視光を反射し、熱線を通過せしめるものとされる。

1.

 偏光面が回転させられる。

このラインライトペルプロで所定角度だけ個先面が回転さぜられた光は、縮小レンズはを通過し垂直方向に偏向走査せしめる可動ミラー的で光路変更された後、フィールドレンズはを通過して検光子を構成する個光ピームスプリッタ材に供給され、上述ラインライトペルプロにかける個先面の回転角度に対応した量だけ通過させられる。

この優光ピームスプリッタはからの光は、投射 レンスのでスクリーン(図示せず)に投射される。

また、第6図にかいて、Mは制御回路部で、その入力等子 (16a) には映像信号 8vが供給される。そして、ラインライトペルプ 040の 512 光弁は、映像信号 8v の各水平期間内の 512 点のサンプル信号で順次 駆動され、夫々の光弁部分がその信号内容に応じた角度だけの優光面の回転を生ぜしめるように、映像信号 8v の水平周期に同期して制御される。また、ミラー駆動部切が制御され、可動ミラーはが映像信号 8v の垂直周期に同期して偏向走査動作を行なりよりにされる。

ペルプの照明光とするものである。

〔作用〕

個光ピームスプリッタより得られる 8 個光成分 La 及び P 個光成分 La の双方とも原明光として利用されるので、光源からの光の利用率が改善される。

〔 実施例.〕

以下、第1 図を参照しながら本発明の一実施例 について説明しよう。本例は、第6 図に示すよう なラインライトペルプを使用したアイスプレイ装 世に適用した例である。その第1 図にかいて第6 図と対応する部分には同一符号を付し、その詳細 説明は省略する。

第1 図は、垂直方向より見た図である。同図に おいて、偏光ピームスプリッタ(ののP 偏光成分が 反射して得られる側には全反射プリズム的が配され、P 偏光成分 Lp はこの全反射プリズム的で直角 に反射して、偏光ピームスプリッタ(のを通過して 得られる B 偏光成分 La と同一方向に射出される。 また、全反射プリズム(の射出側には 1/2 光学位相 以上の構成から、この第6図に示すディステレイ装置によれば、スクリーン上に映像信号Sャによる画像を得ることができる。

[発明が解決しよりとする問題点]

この第6図に示すディスプレイ装置においては、 光源(1)からの光のうち、偏光ピームスプリッタ(7) を通過して得られる8個光成分 La のみ照明光として利用され、光源(1)からの光のうち8 個光成分 La と直交する個光面を有する P 個光成分 La は個光ピームスプリッタ(7)で反射され、照明光として利用されているい。従つて、この第6図に示すディスプレイ装置によれば、光源(1)からの光の利用率が50 8以下と少ない欠点があつた。

をとて、本発明は光線からの光の利用率の改善 を図るものである。

[問題点を解決するための手段]

本発明は上述問題点を解決するため、個光ピームスプリッタより得られる8個光成分 La 及びP 個光成分 La での一方の個光面を全光学位相板を用いて他方の個光面に変換し、これらの合成光をライト

板内が配され、全反射プリズム向より射出されたP 個元成分 L_0 は $CO\frac{1}{2}$ 光学位相板的によりその偏光面が 90° 四転され、 8 偶光成分 L_0^* 化変換される。また、 偶光 V - A スプリッタ (O) 及び $\frac{1}{2}$ 光学位相板的では失々光路変更用のクサビ形レンズ (C) プリズム) 対及び何が配され、 偶光 V - A スプリッタ (O) を通過して得られる S 個先成分 L_0 及び $\frac{1}{2}$ 光学位相板的で変換された S 個先成分 L_0^* は失々光路変更され、所定位置 P_0 で一致するように合成される。

また、ラインライトペルプのは、 所定位置Poより手前に配され、 さらに、 とのラインライトペルプ のの手前にカマポコ形レンズ (8) が配される。 そして、 8 偏先成分 La 及び La の合成光は、 カマポコ形レンズ (8) で水平方向に伸びる細帯状の 偏平断面を有した光束とされて、 ラインライトペルプ (2) に 照 明光として供給される。

また、本発明には直接関係しないが、本例において、制御国路部時は、例えば、第2図に示すように構成される。この第2図において、第1図と

THE STATE OF MICH.

Control of the second of the second of the

対応する部分には同一符号を付して示している。

第2図において、入力端子 (16m) に供給される映像信号 Sv は映像増幅回路 20を介して 同期分離回路 20に供給される。 との 同期分離回路 20以上 り得られる垂直 同期信号 Pv は 個向制御 回路 20以代供給され、 との 偏向制御 回路 20以に 供給され、 この 偏向制御 回路 20以に 上り ミラー 駆動部 20が制御 され、 可動ミラー 20以(第6図 参照)が 映像信号 Sv の 垂直 周期に 同期して 偏向 走査動作を行 なりより にされる。

また、阿期分離回路はより得られる水平同期信号 PH は発振器はに基準信号として供給され、この発振器はより例えば 1024 fm(fm は水平周波数)の周波数信号が得られ、これがサンプルペルス発生器はには 64の出力増子 Oi , Oz , … Out が設けられ、これら失々の出力増子 Oi , Oz , … Out が設けられ、これら失々の出力増子 Oi , Oz , … , Out より、1 水平期間 (1H) を 64 期間に分割した失々の終りのタイミングのサンプルペルス 8Pi , 8Pz , … , SPu (第3図 B に図示)が得られる。 尚、第3図 A は水平同期信号 Pm を示している。

の光弁の信号電極に供給される。

また、サンプルペルス発生器例の出力増子 01 に得られるサンプルペルス SP1 は、 FET T1 , T2, … , Ta のゲートに供給され、 これら FET T1 , T3, … , Ta はこのサンプルペルス SP1 のタイミンタで オンとされる。また、出力増子 02 に得られるサン プルペルス SP2 は、 FET T3 , T10 , … , T10 は このサンプルペルス SP2 のタイミングでオンとされ、以下同様に、出力増子 02 , O4 , … , O44 に得 られるサンプルペルス SP2 , SP4 , … , SP64 は、 夫々8 個単位の FET のゲートに供給され、 8 個単 位の FET は夫々サンプルペルス SP2 , SP4 , … ,

従つて、ラインライトペルプ(1)の光弁 \mathcal{L}_1 、 \mathcal{L}_2 、… 、 \mathcal{L}_4 の信号電極には、 FET T_1 、 T_2 、… 、 T_4 を 夫々介して映像信号 S_V の各水平期間信号のうち、水平同期信号 P_R からサンプルペルス SP_1 までの $\frac{1}{64}$ 水平期間 $(\frac{1}{64}$ H) に含まれる 8 つのサンプル 信号 S_1 、 S_2 、… 、 S_4 が供給される。また、ラインラ

また、第2図において、映像増幅回路図より得 られる映像信号Svは、r補正回路切、時間調整用 の選延回路好を介して選延線はに供給される。と の遅延線四ドは 8 個のタップ P1 , P2 , … , P4 が 設けられ、 メップ P。 K は 映 像 信 号 Sャ の現在の信号 が待られると共化、タツプ Pr , Pa ,…, Pi 化は 展次 1 2 水平期間 (512 H) ナつ前の信号が得られ る。タップ Pi , Pi , … , Pi は失々アンプ (30i), (302),…,(304) に接続され、これらアンプ(30) (302),…,(304) より得られる信号は、夫々電界 効果形トランジスタ(以下 FET という) Ti , Tz, --- , Ta のドレイン・ソースを介して、 第4図に示 すように 512 個の光弁 ム, しょ, …, Laiz よりな るラインライトペルナ何の光弁 41 ,42 ,…,44 の信号電極に供給される。また、アンプ(301), (30g),…,(30g) より得られる信号は、夫々 FET To, Tio, ..., Tioのドレイン-ソースを介して光 弁 40 , 410 , … , 410 の信号電極に供給され、以 下同様にアンプ (301) , (302) . … , (308) より得 られる信号は、順次ラインライトペルプ四の8個

イトベルブ似の光弁 ℓ_0 , ℓ_{10} , \cdots , ℓ_{16} の信号電極には、 FET T_0 , T_{10} , \cdots , T_{16} を失々介して映像信号 8v の各水平期間信号の 9 ち、 サンプルパルス $8P_1$ から $8P_2$ までの $\frac{1}{64}$ 水平期間に含まれる 8 つのサンプル信号 8_0 , 8_{10} , \cdots , 8_{16} が供給され、以下同様にしてラインライトペルブ似の光弁 ℓ_{17} , ℓ_{18} , \cdots , ℓ_{812} の信号電極にはサンプル信号 8_{17} , 8_{18} , \cdots , 8_{812} が供給される。そして、 ラインライトペルブ似の 512 個の光弁 ℓ_{11} , ℓ_{21} , \cdots ℓ_{612} は、失々信号 8_{11} , 8_{21} , \cdots , 8_{612} で駆動される。

制御回路部的をとのように構成するものによれば、ラインライトペルプの各光弁 Li 、Lz 、…。 Leiz の信号電優への信号を 8 個ずつ並列サンプリングするので、順次サンプリング方式に比ペサンプリング周波数を低くでき、 例えばシフトレジスタより構成されるサンプルペルス発生器例のシフトレジスタ段数を著しく低波でき、 部品点数及び 消費電力を大幅に少なくすることができる。また、メンプ Pi 、Pz 、… 、Pa を利用してデジタル信号 [1,0]を順次供給し、ラインライトペルプ叫の各

光弁 41 , 42 , … , 4412 をアジタル借号で駆動することも容易に可能となる。

第1図に示すよりに構成された本例によれば、 促光ピームスプリッタより得られる S 個光成分La 及びP 倶光成分 Lp の双方ともラインライトペルプ. 01の照明光として利用されるので、光源(1)からの 光の利用率が改善される。また、本例のように、 ・ラインライトペルプMを所定位置Poより手前に配 するととにより、凝撲比の低端に大きいラインラ イトペルブ回の照明を8個先成分 L。及び L。の共 歯でカバーすることになり、原服明径を小さくで き、従つて個光ピームスプリッタの等に寸法の小 ざなものを利用でき、安価に構成できる利益があ る。また、本例の場合、8個光成分 L。及び L。は 内屈折条件となるので、クサビ形レンスは、似の 設定により、所定位置 P。を縮小レンズ(I)(第6図 参照)の入射瞬中心に散定するととにより、フィ ールドレンス効果を持たせることができ有効である。 次に、第5図は本発明の他の実施例を示すもの であり、 第1 図と対応する部分には同一符号を付

上述実施例においては、個光ピームスプリック(7) より得られるP個光成分 Lo の偏光面を 90° 回転させ、8個光成分の合成光としたものであるが、この逆に個光ピームスプリック(7)より得られる8個 光成分 Lo の個光面を 90° 回転させ、P個光成分の 合成光として利用することも考えられる。 さらに 上述実施例において、全反射プリズム傾の代りに ミラーを用いてもよい。

[発明の効果]

以上述べた本発明によれば、個光ビームスプリックより得られる8個光成分 La 及び P 個光成分 La の双方ともライトベルブの照明光として利用されるので、光源の光の利用率が改善される。従つて、従来と同じ光源を用いるとすれば、スクリーン上に一番高輝度の画像を得ることができる。

図面の簡単な説明

第1 図は本発明の一実施例を示す構成図、第2 図は制御回路部の具体構成図、第3 図及び第4 図 は夫々その説明のための図、第5 図は本発明の他 の実施例を示す構成図、第6 図は従来例を示す構 し、その詳細説明は省略する。

第 5 図例においては、クサビ形レンズの及び内の手前に $\frac{1}{2}$ 光学位相板はが配され、個光ビームスプリッタ(7)を通過して得られる S 偏光成分 L_a 及び $\frac{1}{2}$ 光学位相板的で変換された S 偏光成分 L_a 七大々との $\frac{1}{2}$ 光学位相板的によりその偏光面が 45 ® 回転される。その他は、第 1 図例と同様に構成される。

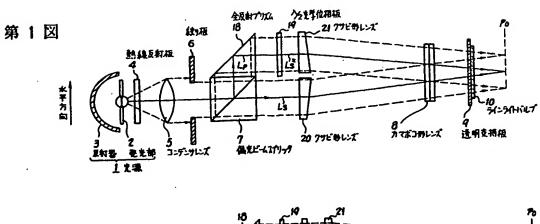
この第 5 図例のように 5 偏光成分 La 及び La の 偏光面を 45° 回転させることにより、これらの偏 光面がラインライトペルプ叫の各光弁の印加電界 と 45° の角度をなすようになるので、ラインライ トペルプ叫において最大偏光感度を得ることがで きる。

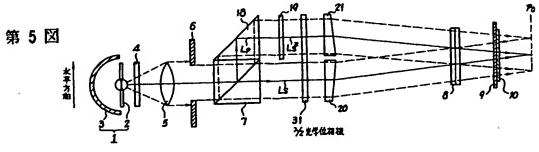
尚、上述実施例においては、タインライトペル プロを光が通過する透過型のものを示したが、タ インライトペルプより光が反射される反射型のも のにも同様に適用することができる。また、上述 実施例においては、タインライトペルプロを使用 したものであるが、二次元のライトペルプを用い るものにも、同様に適用することができる。また

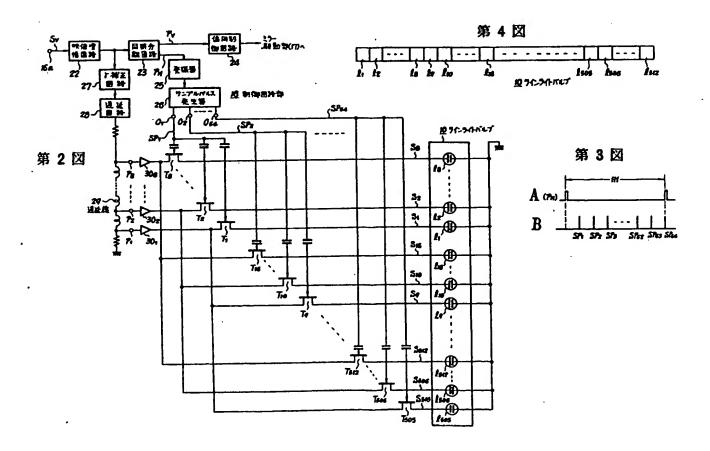
成図である。

(1) は光環、(7) は個光 ピームスプリッタ、(8) はカマポコ形 レンズ、(4) はラインライトペルプ、(4) は全反射プリズム、(4) 及び(3) は夫々 2 光学 位相板、(4) 及び(4) は夫々 クサビ形 レンズである。

代理人 伊藤 貞 (1)







第 6 図 5 コンデンサレンズ 6 紋り模 偽えピームスプリック 制件 かない 神経 日本中 进明支持福 4 フインライトバルブ10

手統補正審

60 昭和5-8年1-8月41日

特許庁長官

1.事件の表示

昭和59年 特,許 頤 第211843号

2.発明の名称

投射型ディスプレイ装置

3. 補正をする者

事件との関係 特許出願人

住 所 東京都品川区北品川6丁目7番35号 名 称(218)ソニー 株 式 会 社 代表取締役 大 質 典

4.代 遼 人

住 所 東京都新宿区西新宿1

氏 名 (3388) 余理士》伊:摩 5.補正命令の日付 : 昭和 6.補正により増加する発明の数





が疎補な説明の脳及び

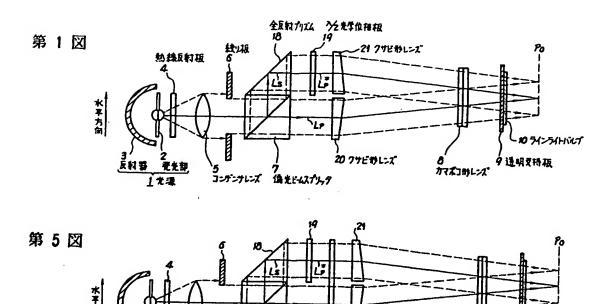
8.補正の内容

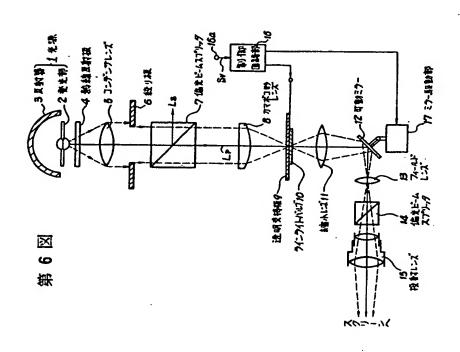
- (1) 明相丧中、第2頁11頁、第4頁7行、8行、 第5頁19行、第6頁3行、7行、8行、14行、 第11頁10行、14行、第12頁4行、5行、8行、 第13頁3行及び4行「S」とあるを「P」に夫 夫訂正する。
- 四 同、第2頁11行、第4頁7行、8行、第5頁 19行、第6頁7行、14行、第11頁10行、14行、 第12頁4行、8行及び第13頁5行「Ls」とあ るを「LP」に夫々訂正する。
- (3) 同、第2頁20行「所定角度」の前に「映像信 号に対応して」を加入する。
- 44 同、第4頁9行、第5頁15行、17行、第6頁 2行、第13頁2行及び5行「P」とあるを「S」 に夫々訂正する。
- (6) 同、第4頁9行、第5頁17行、第6頁2行及 び第13頁 2 行「LP」とあるを「Ls」に夫々
- (6) 同、第4頁10行「反射され」とあるを「45° 反射され」に訂正する。
- 切 同、第6頁3行、8行、14行、第11頁10行、

14行、第12頁 5 行及び 8 行「Ls*」とあるを 「LP」に夫々訂正する。

図面中、第1図、第5図及び第6図を夫々別

以'上





31 分生学位现在